

(12)特許協力条約に基づいて公開された国際出願

(19)世界知的所有権機関
国際事務局



(43)国際公開日
2005年9月15日 (15.09.2005)

PCT

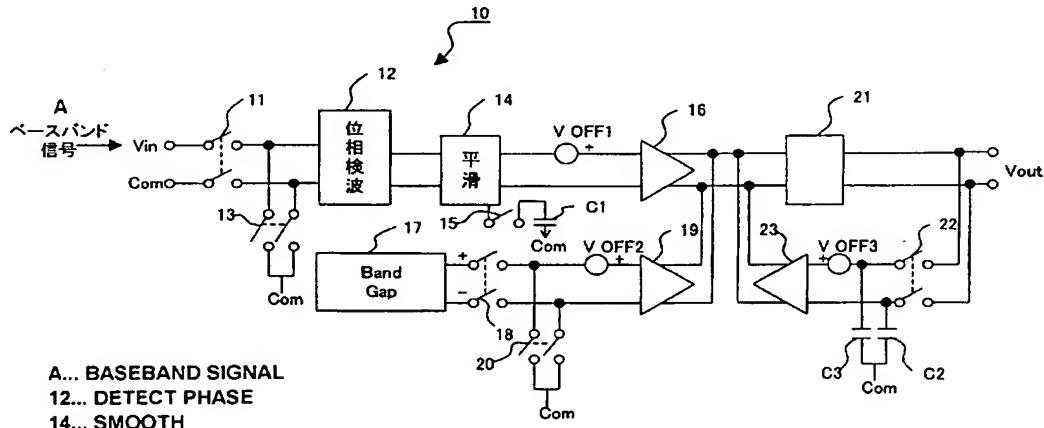
(10)国際公開番号
WO 2005/086344 A1

(51) 国際特許分類 ⁷ :	H03F 3/34, H04B 1/16	(72) 発明者: および
(21) 国際出願番号:	PCT/JP2005/002808	(75) 発明者/出願人(米国についてのみ): 加藤 昌明 (KATO, Masaaki) [JP/JP]; 〒4488671 愛知県刈谷市豊田町2丁目1番地 株式会社豊田自動織機内 Aichi (JP). 宮城 弘 (MIYAGI, Hiroshi) [JP/JP]; 〒9430834 新潟県上越市西城町2丁目5番13号 新潟精密株式会社内 Niigata (JP).
(22) 国際出願日:	2005年2月22日 (22.02.2005)	
(25) 国際出願の言語:	日本語	
(26) 国際公開の言語:	日本語	(74) 代理人: 大菅 義之 (OSUGA, Yoshiyuki); 〒1020084 東京都千代田区二番町8番地20二番町ビル3F Tokyo (JP).
(30) 優先権データ:	特願2004-066148 2004年3月9日 (09.03.2004) JP	
(71) 出願人(米国を除く全ての指定国について): 株式会社豊田自動織機 (KABUSHIKI KAISHA TOYOTA JIDOSHOKKI) [JP/JP]; 〒4488671 愛知県刈谷市豊田町2丁目1番地 Aichi (JP). 新潟精密株式会社 (NIIGATA SEIMITSU CO., LTD.) [JP/JP]; 〒9430834 新潟県上越市西城町2丁目5番13号 Niigata (JP).	(81) 指定国(表示のない限り、全ての種類の国内保護が可能): AE, AG, AL, AM, AT, AU, AZ, BA, BB, BG, BR, BW, BY, BZ, CA, CH, CN, CO, CR, CU, CZ, DE, DK, DM, DZ, EC, EE, EG, ES, FI, GB, GD, GE, GH, GM, HR, HU, ID, IL, IN, IS, KE, KG, KP, KR, KZ, LC, LK, LR, LS, LT, LU, LV, MA, MD, MG, MK, MN, MW, MX, MZ, NA, NI, NO, NZ, OM, PG, PH, PL, PT, RO, RU, SC, SD, SE, SG,	

/続葉有/

(54) Title: PILOT SIGNAL DETECTING CIRCUIT, AND SEMICONDUCTOR INTEGRATED CIRCUIT INCORPORATING THAT CIRCUIT

(54)発明の名称: パイロット信号検出回路及びその回路を搭載した半導体集積回路



A1

(57) Abstract: It is an object of the invention to enhance the detection precision of pilot signal detecting circuits. A pilot detection signal voltage is inputted to a differential amplifier circuit (16), while a reference voltage produced by a reference signal generator circuit (17) is inputted to a differential amplifier circuit (19). These differential amplifier circuits (16,19) are used to compare the pilot signal with the reference voltage. An output current of the differential amplifier circuits (16,19) is converted to a voltage by a current/voltage converter circuit (21). A voltage responsive to the circuit offset voltage is fed back to the input side of the current/voltage converter circuit (21), thereby canceling the offset voltage of the pilot signal detecting circuit.

(57) 要約: 本発明の目的は、パイロット信号検出回路の検出精度を高めることである。パイロット検出信号電圧を差動增幅回路16に入力し、基準信号発生回路17で生成される基準電圧を差動增幅回路19に入力する。この差動增幅回路16及び19によりパイロット信号が基準電圧と比較される。差動增幅回路16及び19の出力電流は、電流・電圧変換回路21において電圧に変換される。また、電流・電圧変換回路21の入力側には、回路のオフセット電圧に応じた電圧が帰還され、パイロット信号検出回路のオフセット電圧がキャンセルされる。

WO 2005/086344



SK, SL, SM, SY, TJ, TM, TN, TR, TT, TZ, UA, UG, US,
UZ, VC, VN, YU, ZA, ZM, ZW.

OAPI (BF, BJ, CF, CG, CI, CM, GA, GN, GQ, GW, ML,
MR, NE, SN, TD, TG).

(84) 指定国(表示のない限り、全ての種類の広域保護
が可能): ARIPO (BW, GH, GM, KE, LS, MW, MZ, NA,
SD, SL, SZ, TZ, UG, ZM, ZW), ヨーラシア (AM, AZ,
BY, KG, KZ, MD, RU, TJ, TM), ヨーロッパ (AT, BE,
BG, CH, CY, CZ, DE, DK, EE, ES, FI, FR, GB, GR, HU,
IE, IS, IT, LT, LU, MC, NL, PL, PT, RO, SE, SI, SK, TR).

添付公開書類:
— 国際調査報告書

2文字コード及び他の略語については、定期発行される
各PCTガゼットの巻頭に掲載されている「コードと略語
のガイドスノート」を参照。